

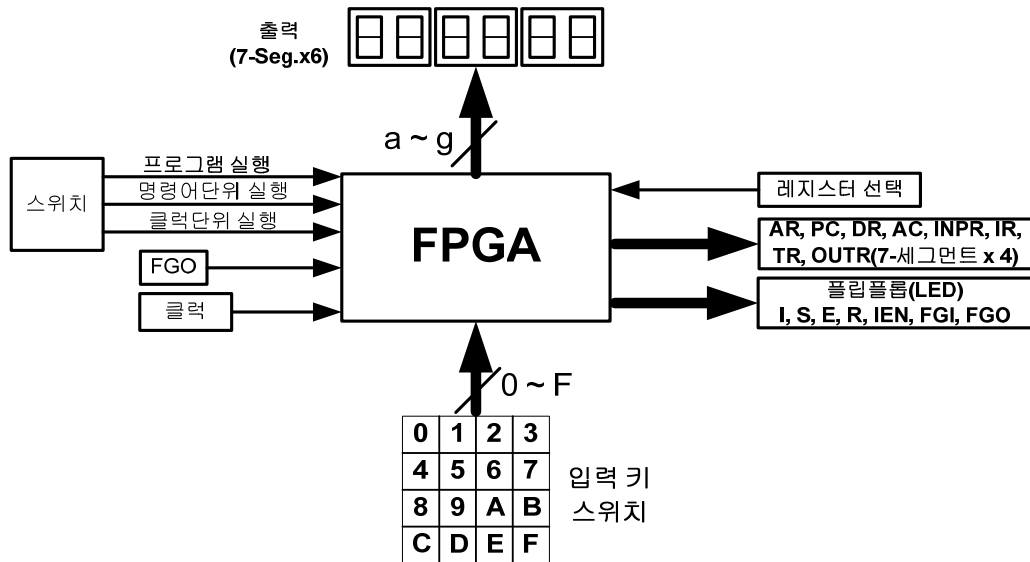
---

***DIGCOM-A1.2***

***FPGA 실습 키트***

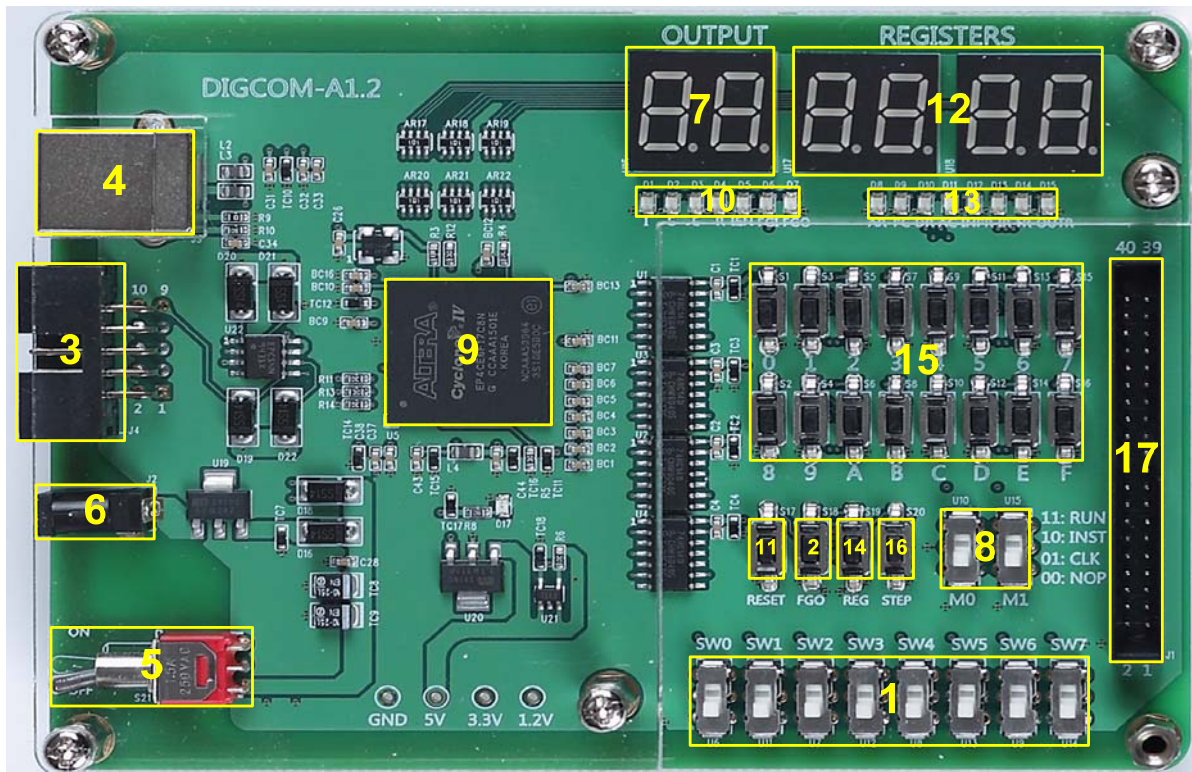
## 1. DIGCOM-A1.2 개요

DIGCOM-A1.2의 전체 하드웨어의 구성은 [그림 1-1]과 같다. DIGCOM-A1.2에서는 일반적으로 사용할 수 있는 입출력 장치가 3개의 2자리 7-세그먼트 FND(Flexible Numeric Display), 16개의 푸시 버튼 스위치, 8개의 슬라이드 스위치 및 15개의 LED가 있다 DIGCOM-A1.2가 기본 컴퓨터의 실습장치로 사용될 때는 16개의 푸시버튼 스위치는 키 값을 갖는 입력장치로 사용되고 3개의 2자리 7-세그먼트 FND 가운데 2자리는 출력장치로 사용되며, 4자리는 프로세서 내부의 레지스터를 모니터링 할 수 있고 7개의 LED는 플립플롭을 모니터링할 수 있다. 또한 명령어 단위, 클럭 단위 또는 프로그램 단위로 실행을 제어하는 선택 스위치가 있다.



[그림 1-1] DIGCOM-A1.2 시스템 구성

DIGCOM-A1.2가 기본컴퓨터의 실습장치로 사용될 때 동작 모드를 결정하는 것은 슬라이드 스위치의 위치에 따라서 프로그램단위, 명령어단위 또는 클럭단위로 실행이 된다. 출력장치는 2 자리 FND를 이용하여 8 비트 값을 출력할 수 있으며, 입력으로는  $0x0 \sim 0xF$ 의 16진수 값을 갖는 16개의 입력 키 스위치를 이용하여 입력한다. 기본 컴퓨터에는 모두 8개의 레지스터가 있다. 프로그램 실행도중에 이 레지스터 값을 동시에 보기 위해서는 너무 많은 출력장치가 필요하므로 레지스터 선택 스위치를 이용해서 한번에 한 개의 레지스터 값이 2개의 7-세그먼트 FND에 출력되도록 한다. 또한 LED를 통해 내부 플립플롭 값을 모니터링 할 수 있다. [그림 1-2]는 DIGCOM-A1.2의 구성과 기본 컴퓨터로 동작할 때 각 세부구성과 기능을 보여주고 있다. DIGCOM-A1.2가 일반적인 FPGA 실습장치로 사용될 때는 입출력장치를 임의로 할당하여 사용할 수 있다.

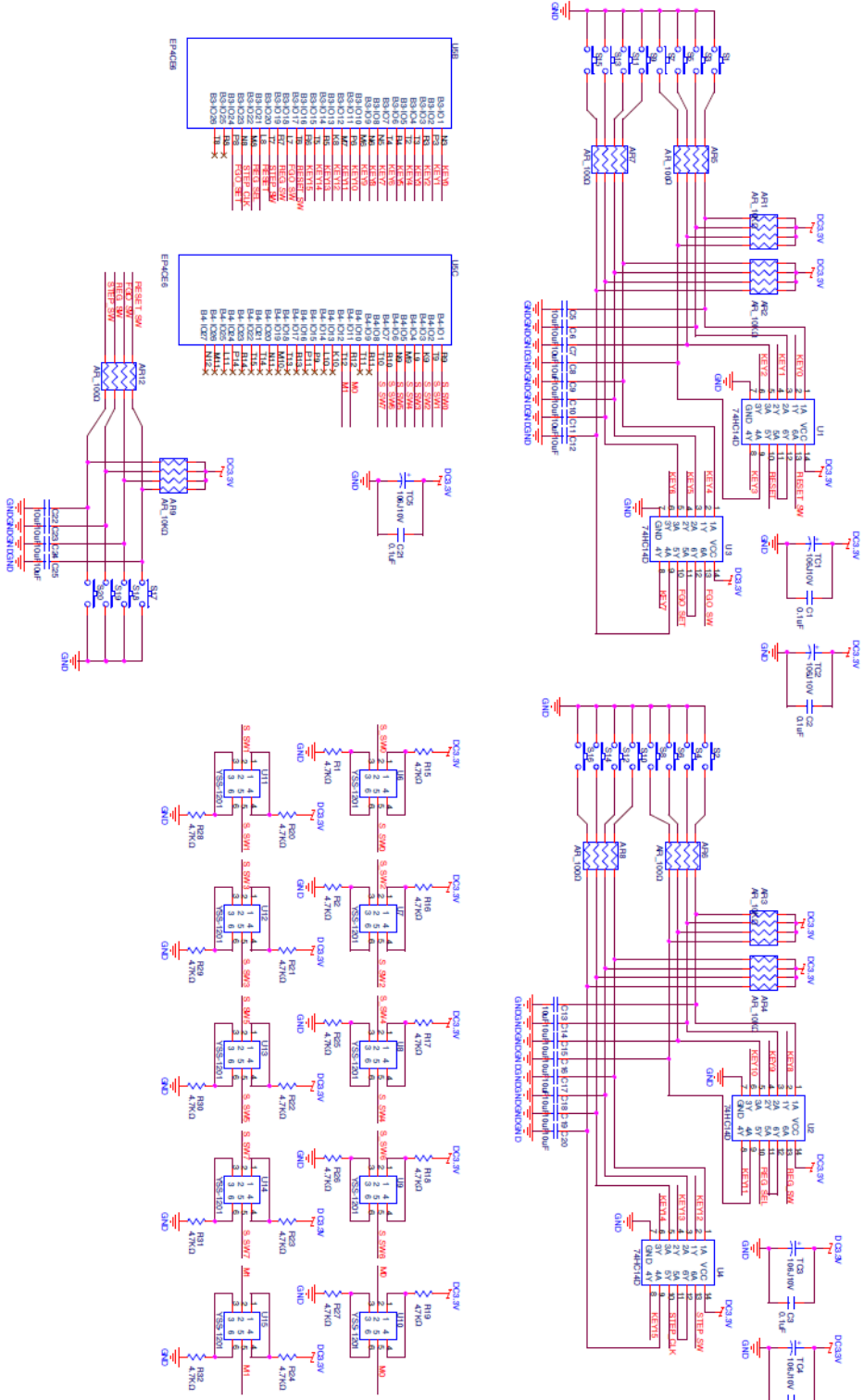


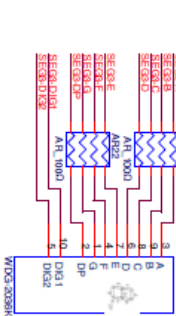
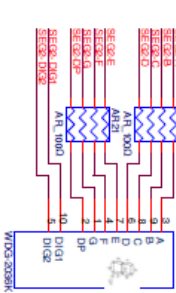
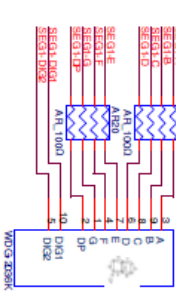
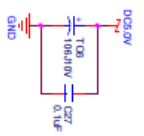
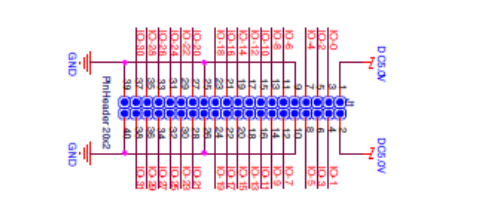
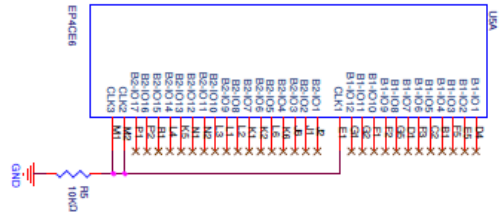
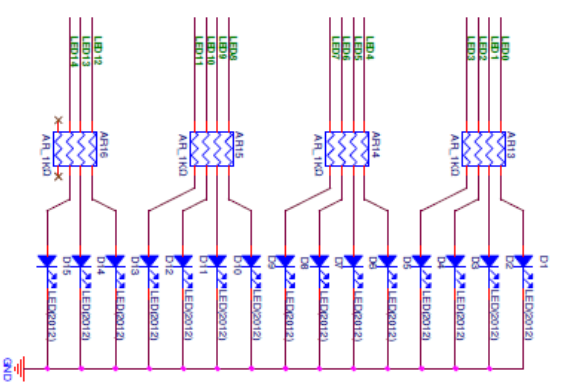
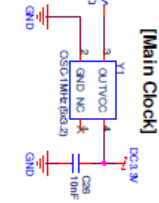
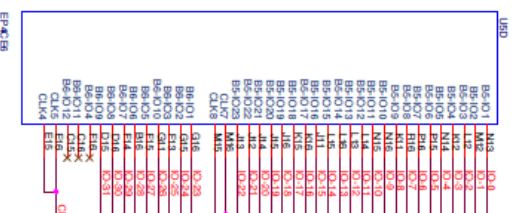
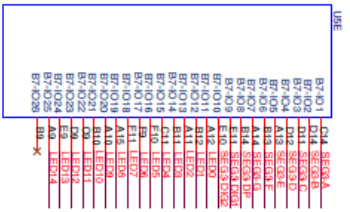
[그림 1-2] DIGCOM-A1.2 의 구성

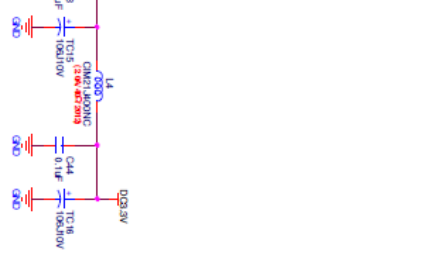
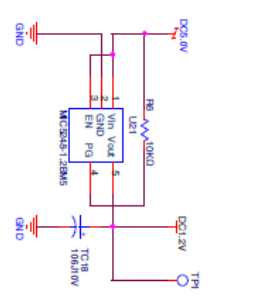
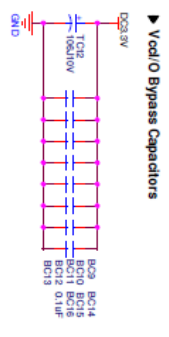
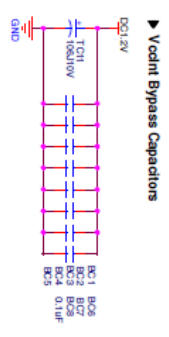
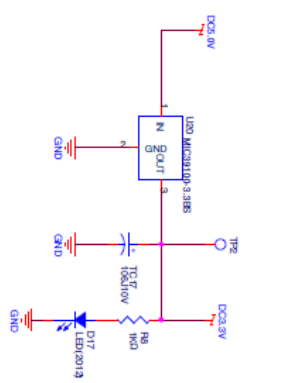
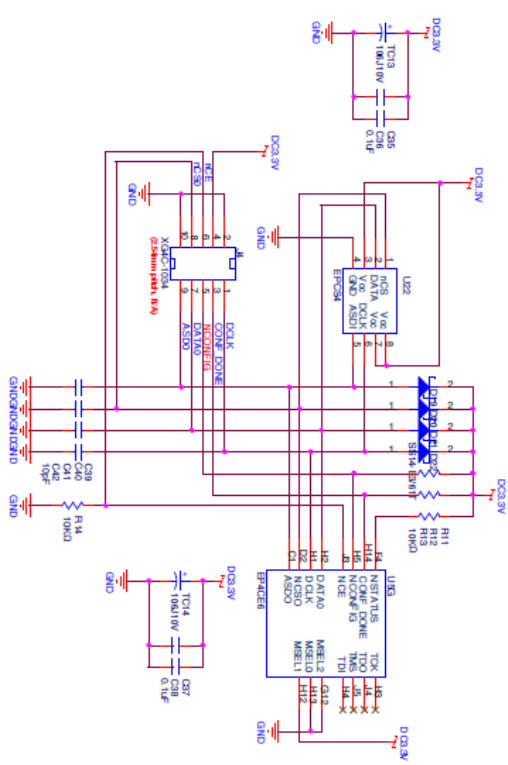
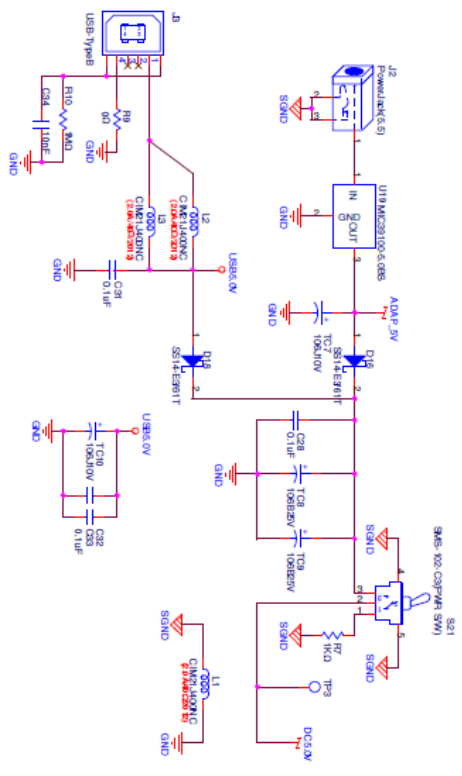
- ① 슬라이드 스위치 : 논리값 '0' 또는 '1'을 입력할 수 있는 입력 입력 장치. 8 개로 구성
- ② FGO\_SET 스위치 : 출력 7-세그먼트에 새로운 데이터가 출력될 준비가 되었다는 것을 알리기 위해 출력 플래그(FGO)를 "1"로 설정하기 위해 사용된다.
- ③ USB Blaster 포트 : Active Serial 모드로 EPCS4 configuration 디바이스에 다운로드 할 때 사용. Configuration 디바이스에 다운로드 되므로 전원이 꺼져도 내용이 지워지지 않는다. 다운로드된 데이터는 전원이 켜질 때 자동적으로 CycloneIV FPGA 에 프로그램된다.
- ④ USB 전원 공급 : USB 를 이용하여 전원을 공급하며, ⑥ 어댑터를 이용하거나 USB 전원을 이용할 수 있다.
- ⑤ 주 전원 스위치 : 전원 ON/OFF 스위치
- ⑥ 어댑터 전원 공급 : 어댑터를 이용하여 전원을 공급하며 ④ USB 전원을 이용하거나 어댑터 전원을 이용할 수 있다.
- ⑦ 출력 2 자리 7-세그먼트 FND : 출력을 위해 OUTR(Output Register)에 저장된 내용을 출력한다.
- ⑧ 실행 모드 선택 스위치 : 런(run) 모드, 명령어 모드 또는 클럭 모드 중 하나를 선택하는 스위치

- ⑨ EP4CE6F17C8 CycloneIV FPGA : Verilgo 또는 VHDL 로 설계된 “기본 컴퓨터”가 프로그램되고 실행된다.
- ⑩ 플립플롭 LED : 내부 7 개의 플립플롭 상태를 표시해 준다.
- ⑪ 리셋 스위치 : 실습키트의 내부 레지스터와 플립플롭을 초기화시킨다.
- ⑫ 레지스터 출력 7-세그먼트 FND : 내부에 있는 8 개의 레지스터 값을 보여준다. ⑭ 레지스터 선택 스위치에 의해 순차적으로 레지스터의 값이 출력되며 ⑬ 레지스터선택 LED 에 현재 출력 중인 레지스터가 표시된다.
- ⑬ 레지스터 표시 LED : ⑫ 레지스터 출력 FND 에 출력중인 8 개의 레지스터중 하나를 표시한다.
- ⑭ 레지스터 선택 스위치 : 스위치를 누를 때마다 순차적으로 ⑫ 레지스터 출력 FND 에 출력될 레지스터를 선택한다.
- ⑮ 입력 스위치 : 입력은 “0”에서 “F”까지 16 진수 값을 입력할 수 있다.
- 16 스텝 스위치 : 명령어 모드 또는 클럭 모드에서 사용된다. 클럭 모드에서 스텝 스위치를 한번 누를 때마다 하나의 클럭 단위로 실행되며, 명령어 모드에서는 한번 누를 때마다 하나의 명령어가 실행된다.
- 17 확장 포트 : FPGA 입출력 단자를 확장포트로 연결하여 DIGCOM-A1.2 에 하드웨어를 설계해서 사용할 수 있도록 하였다.

## 2. DIGCOM-A1.2 회로도







### 3. DIGCOM-A1.2 설치

#### ■ QuartusII 설치

- <http://www.altera.com> → Downloads → Quartus Prime software Lite edition → Download
- 가장 최근 version(2016. 3 월 기준)은 15.1 이나 32bit 컴퓨터에서는 ver13.1 를 설치
- Individual Files 탭에서 Quartus Prime Lite Edition 과 Device 는 Cyclone IV 가 포함되도록 선택할 것.
- 선택한 파일을 다운로드한 후에 설치할 것.

#### ■ 전원연결

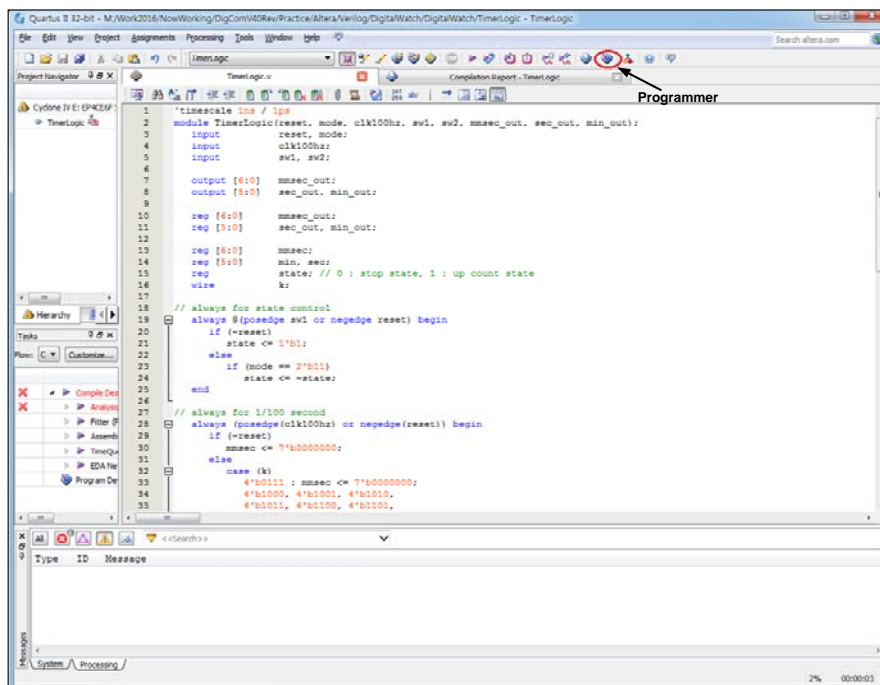
전원은 ④ USB 전원 또는 ⑥ 어댑터 전원을 이용할 수 있다. USB 포트를 사용할 수 있는 컴퓨터가 있으면 USB 전원을 사용할 수 있으나 그렇지 않은 경우에는 어댑터 전원을 이용한다. 또한 확장 포트에 하드웨어를 추가할 경우 USB 전원이 부족할 때 어댑터 전원을 사용한다.

#### ■ USB Blaster 다운로드 케이블 연결

USB 케이블을 컴퓨터의 USB 포트와 USB Blaster 의 USB 포트에 연결하고, 10 핀 IDC 케이블을 사용하여 USB Blaster 의 JTAG 포트와 DIGCOM-A1.2 의 USB Blaster 포트를 연결한다.

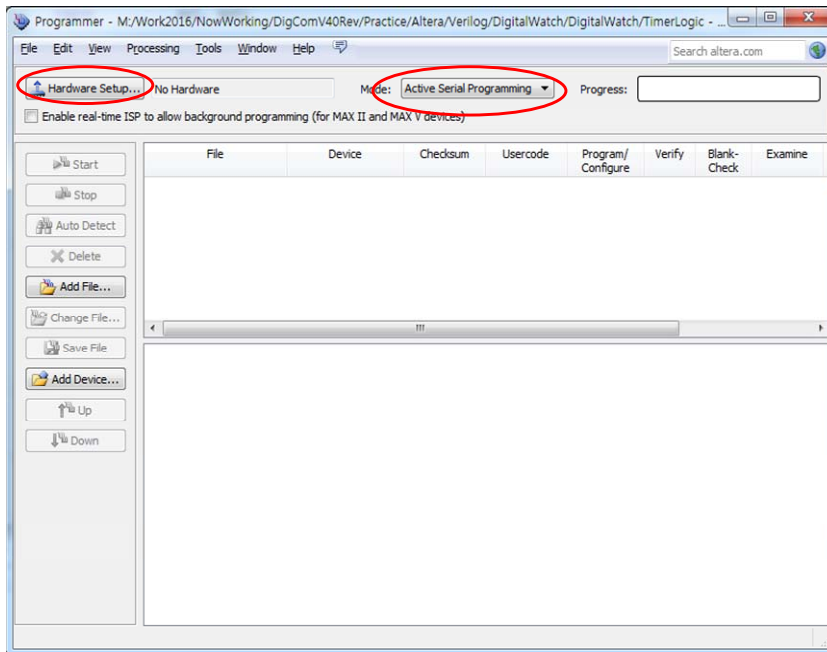
#### ■ USB Blaster 드라이버 설치

USB Blaster 다운로드 케이블 연결하고 QuartusII 를 실행하면 자동으로 드라이버를 설치하지만 설치가 안 되는 경우에 수동으로 설치한다.

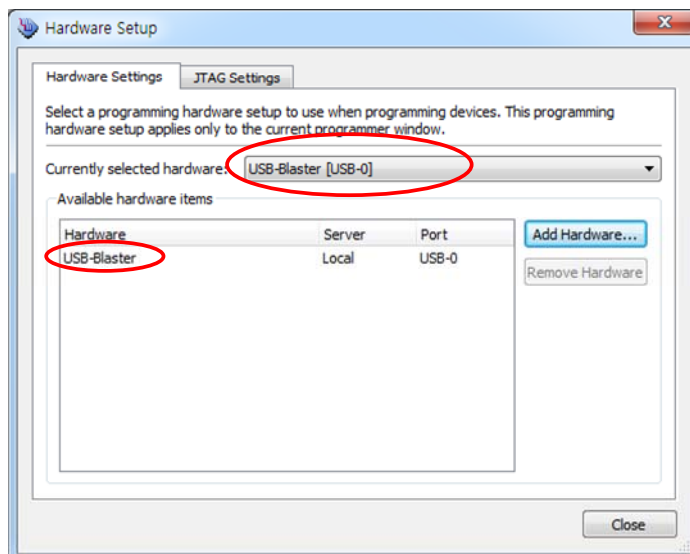




- QuartusII 를 실행한 후에 Programmer 를 선택한다.



- Mode 를 Active Serial Programming 으로 선택하고 Hardware Setup 을 설정



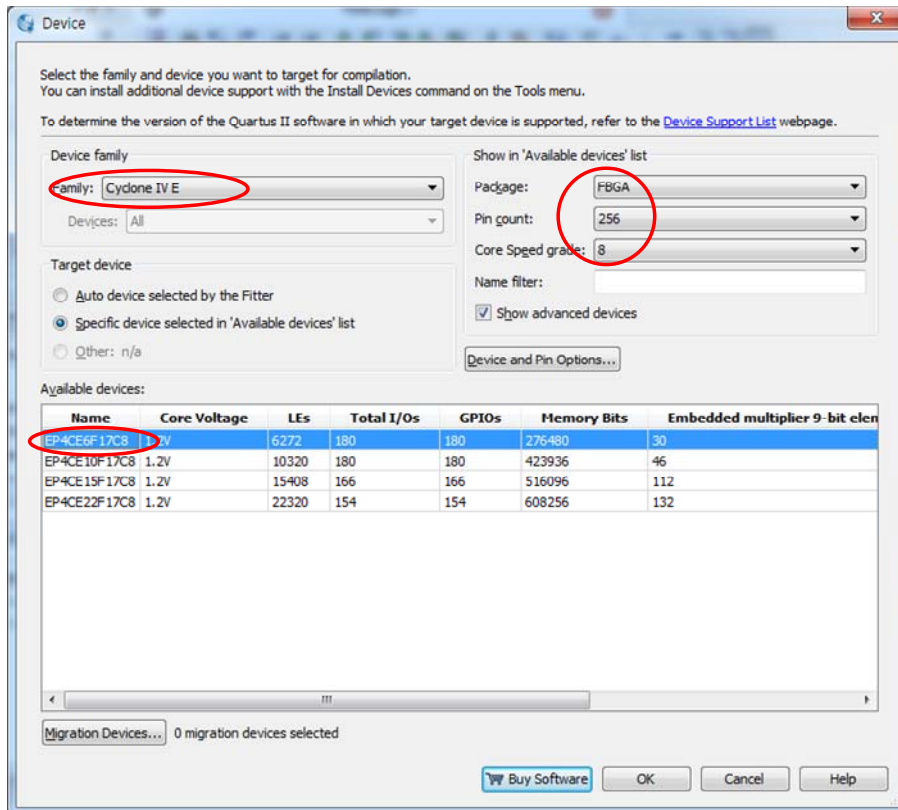
- Available hardware items 에 USB-Blaster 가 있으면 별도의 드라이버를 설치할 필요가 없으며, Currently selected hardware 를 USB-Blaster[USB-0]으로 설정.
- Available hardware items 에 USB-Blaster 가 없으면 드라이버를 설치 → USB-Blaster 설치 문서 참조

## 4. DIGCOM-A1.2 디바이스 설정 및 핀 할당

### ■ 디바이스 설정(CycloneIV EP4CE6F17C9)

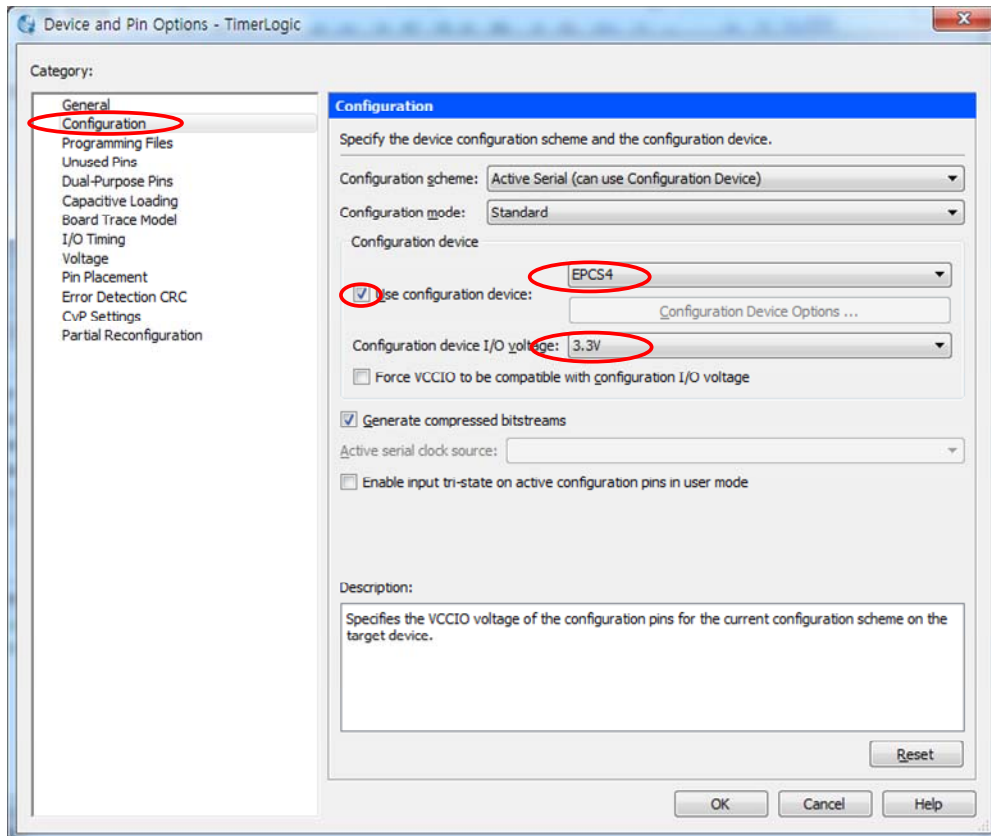
QuartusII를 실행해서 새로운 프로젝트를 시작하거나 설계를 하기 전에 디바이스를 설정해야 한다.

QuartusII를 실행하고 메뉴에서 Assignment → Device에서 다음 그림과 같이 설정한다.

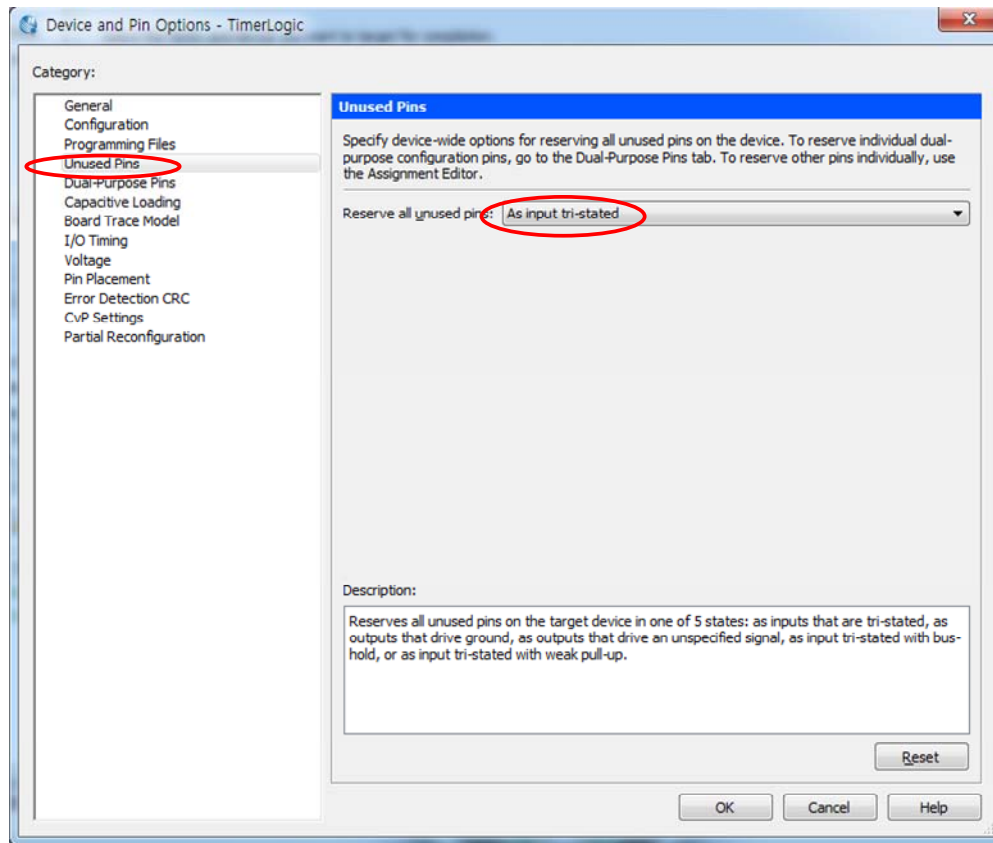


## ■ Device and Pin Options 설정

디바이스를 설정한 후에 configuration 디바이스와 사용하지 않는 핀에 대한 default 값을 설정한다. 메뉴에서 Assignment → Device → Device and Pin Options를 클릭한 후에 Category에서 Configuration을 선택하고, 다음 그림과 같이 설정한다.

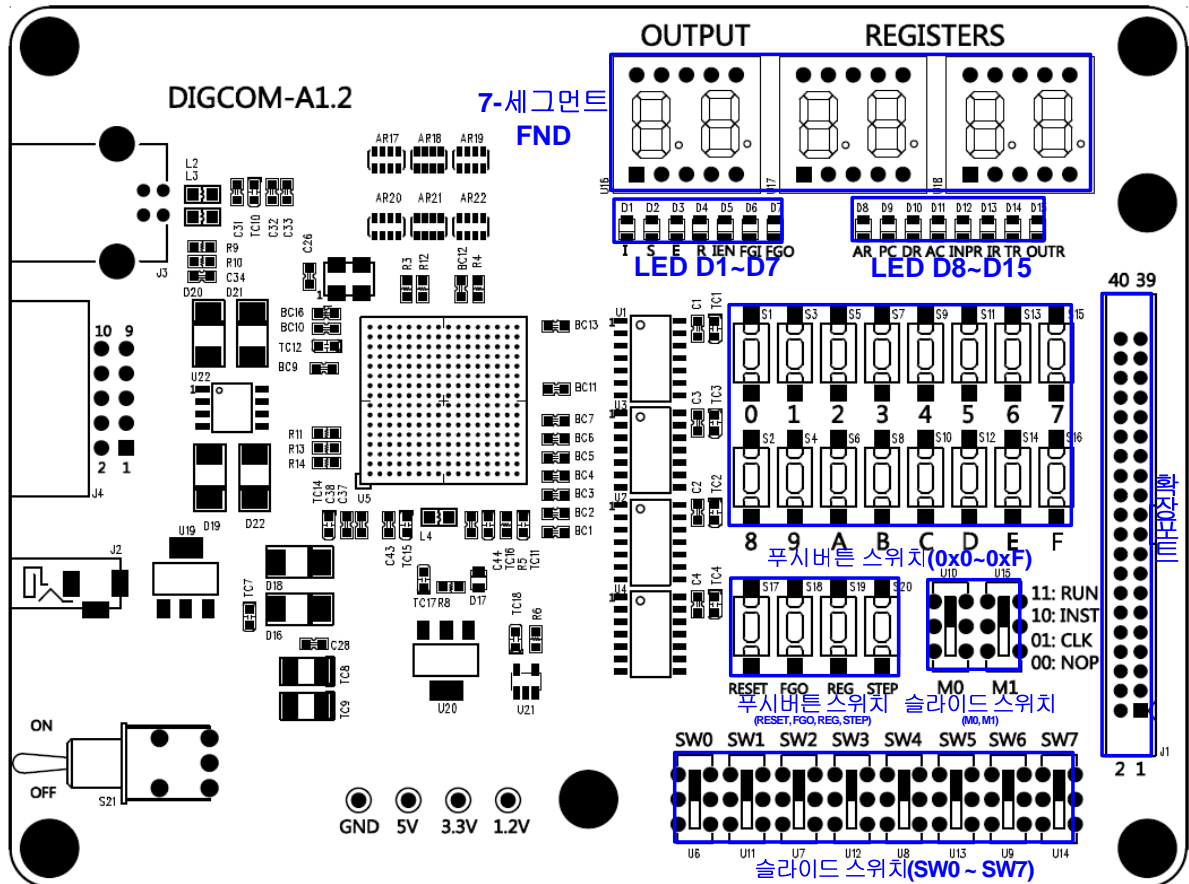


그리고 사용하지 않는 핀에 대한 default 값을 설정하기 위하여 Category에서 Unused Pins를 선택하고 아래 그림과 같이 설정한다.



■ 핀 할당

DIGCOM-A1.2에서는 일반적으로 사용할 수 있는 입출력 장치는 3개의 2자리 7-세그먼트 FND, 16개의 푸시버튼 스위치(0x0 ~ 0xF), 4개의 푸시버튼 스위치(RESET, FGO, REG, STEP), 8개의 슬라이드 스위치(SW0 ~ SW7), 2개의 슬라이드 스위치(M0, M1) 및 15개의 LED(D1 ~ D15)가 있다. [그림 1-3]은 DIGCOM-A1.2에서 각 입출력 장치의 위치를 보여준다.



[그림 1-3] DIGCOM-A1.2에서 사용하는 입출력 장치

각 입출력은 Cyclone FPGA 에서 다음과 같이 핀이 할당되었다.

■ 푸시버튼 스위치(0x0 ~ 0xF)의 핀 할당

0x0	0x1	0x2	0x3	0x4	0x5	0x6	0x7
N3	P3	R3	T3	T2	R4	T4	N5
0x8	0x9	0xA	0xB	0xC	0xD	0xE	0xF
N6	M6	P6	M7	K8	R5	T5	R6

■ 푸시버튼 스위치(RESET, FGO, REG, STEP) 핀 할당

RESET	FGO	REG	STEP
L8	P8	M8	N8

■ 슬라이드 스위치(SW0 ~ SW7) 핀 할당

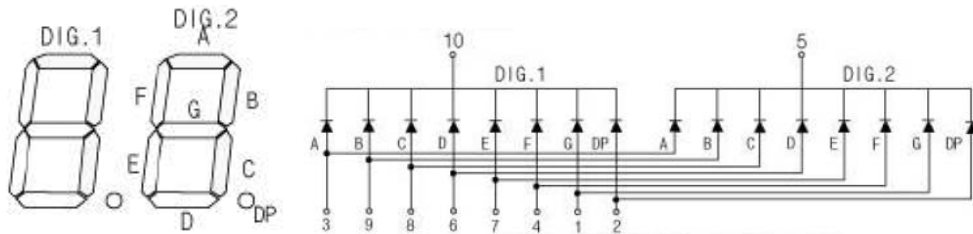
SW0	SW1	SW2	SW3	SW4	SW5	SW6	SW7
R9	T9	K9	L9	M9	N9	R10	T10

■ 슬라이드 스위치(M0, M1) 핀 할당

M0	M1
R12	T12

■ 7-세그먼트(FND3 ~ FND1) 핀 할당

FND3	FND3A	FND3B	FND3C	FND3D	FND3E	FND3F	FND3G	FND3DP	FND3Sel2	FND3Sel1
	A8	B8	C8	D8	E8	F8	A7	B7	F6	F7
FND2	FND2A	FND2B	FND2C	FND2D	FND2E	FND2F	FND2G	FND2DP	FND2Sel2	FND2Sel1
	C6	A6	B6	E7	E6	A5	A2	B5	A4	B4
FND1	FND1A	FND1B	FND1C	FND1D	FND1E	FND1F	FND1G	FND1DP	FND1Sel2	FND1Sel1
	C14	D14	D11	D12	A13	B13	A14	B14	E11	E10



[그림 1-4] 2 자리 7-세그먼트 FND 핀 배열

■ LED(D1 ~ D7) 핀 할당

D1	D2	D3	D4	D5	D6	D7
A12	B12	A11	B11	C11	F10	F9

■ LED(D8 ~ D15) 핀 할당

D8	D9	D10	D11	D12	D13	D14	D15
F11	A15	A10	B10	C9	D9	E9	A9

■ 확장 포트 핀 할당(IO0 ~IO31) 핀 할당

IO0	IO1	IO2	IO3	IO4	IO5	IO6	IO7
N13	M12	L12	K12	N14	P15	P16	R16
IO8	IO9	IO10	IO11	IO12	IO13	IO14	IO15
K11	N16	N15	L14	L13	L16	L15	J11
IO16	IO17	IO18	IO19	IO20	IO21	IO22	IO23
K16	K15	J16	J15	J14	J12	J13	G16
IO24	IO25	IO26	IO27	IO28	IO29	IO30	IO31
G15	F13	G11	F15	B16	F14	D16	D15

■ Oscillator : E16, E15